



μ C3/Standard +M 評価版ガイド

Zynq UltraScale+MPSoC(Cortex-A53)

Xilinx SDK 編

Zynq UltraScale+MPSoC(Cortex-A53)

Xilinx Vitis 編

1. はじめに

このたびは、μ C3/Standard 評価版をお試しいただき、ありがとうございます。本書では評価版パッケージのインストール手順、パッケージの概要について説明しています。

なお、μ C3/Standard (RTOS) の詳細については、評価版のインストール後、Document フォルダにインストールされるユーザーズガイドや、チュートリアルガイドを参考にして下さい。

制限事項

本評価版は次の評価ボード上での試用を対象としています。

・ザイリンクス Zynq UltraScale+ MPSoC ZCU102 評価キット

添付しているプログラムを製品評価以外の目的で使用することはできません。本評価版は製品版とは異なり、RTOS のソースコードが含まれないほか、下記の機能制限がなされています。

- RTOS の ID 数の制限

- ・タスクの個数：8（製品版では 255）
- ・その他のオブジェクト個数：8（製品版では 999）

※. 参考情報：IDの詳細については、μ C3/Standardユーザーズガイド「3.3.1 オブジェクトのID番号上限のコンフィグレーション情報」を参照してください。

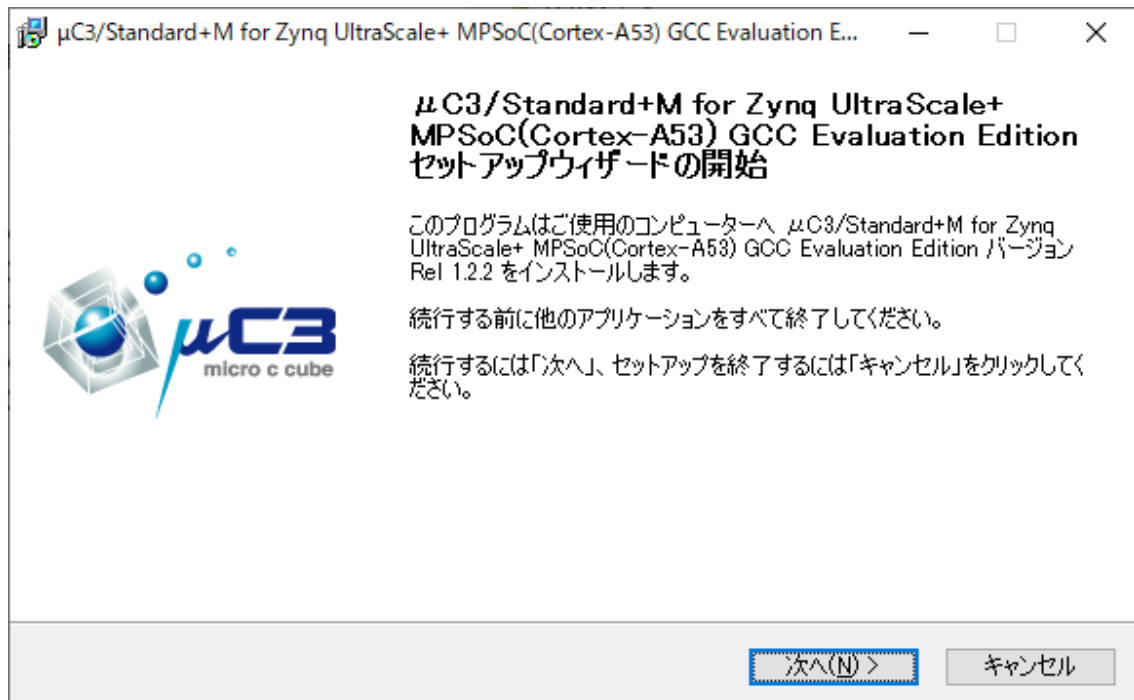
本評価版を使用するにはXilinxから提供される、統合開発環境の「ザイリンクス SDK」又は、「Vitis」が必要となりますので、ご準備をお願いいたします。

2. パッケージの概要

インストーラ

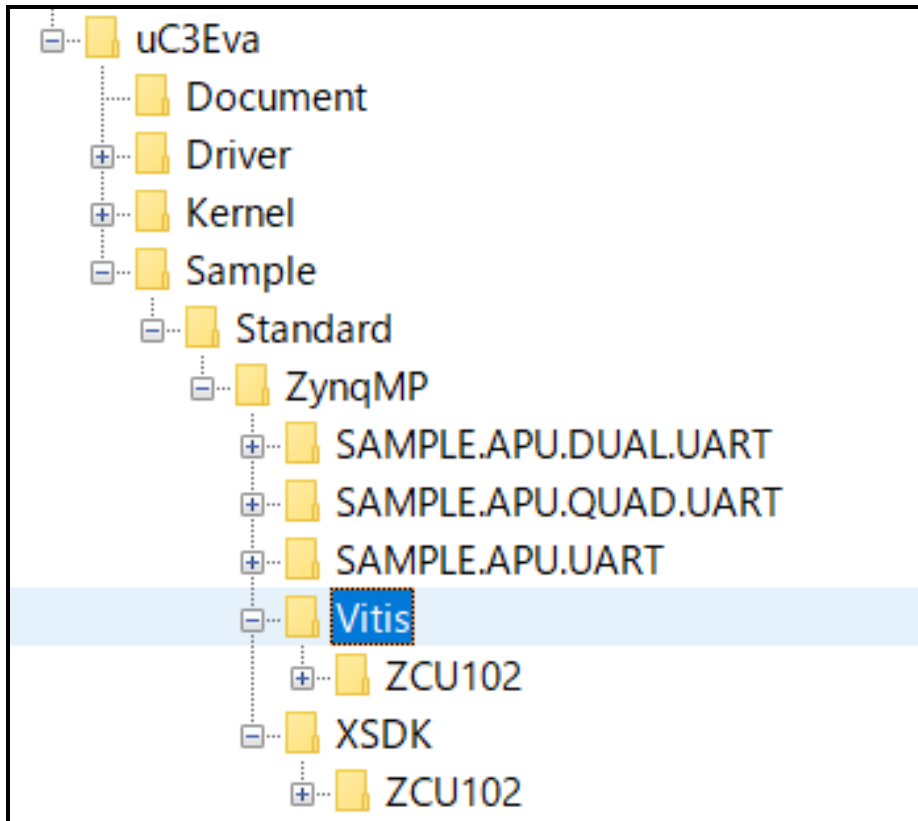
μ C3/Standard 評価版では、インストーラが用意されています。

uC3StdM_ZynqMP_APU_GCC_R122_Eva.exe を起動すると下記インストール画面が表示されます。その後、インストーラのメッセージに従い、評価版パッケージをインストールしてください。



フォルダ構成

インストールが完了すると、評価版のパッケージは、以下の構成となります。



サンプルプログラムの実行

μ C3/Standardでは、評価ボードをターゲットとしたサンプルを用意しています。

次のサンプルプログラムが「C:\uC3¥Sample¥Standard¥ZynqMP」に格納されています。

評価ポート名称	サンプルの概要	対象フォルダ
Xilinx ・ Xilinx Zynq UltraScale+ MPSoC ZCU102 Evaluation Kit	uC3(RTOS)+シリアル通信 クアドコアサンプル	SAMPLE.APU.QUAD.UART
Xilinx ・ Xilinx Zynq UltraScale+ MPSoC ZCU102 Evaluation Kit	uC3(RTOS)+シリアル通信 マルチコアサンプル	SAMPLE.APU.DUAL.UART
Xilinx ・ Xilinx Zynq UltraScale+ MPSoC ZCU102 Evaluation Kit	uC3(RTOS)+シリアル通信 シングルコアサンプル	SAMPLE.APU.UART

サンプルプログラムの実行方法は、**TutorialGuide_CortexA53MP_ZYNQMP_GCC.pdf**を参考にして下さい。